

【初试】2026 年 安徽大学 837 数字电路与逻辑设计考研精品资料

说明：本套资料由高分研究生潜心整理编写，高清电子版支持打印，考研推荐资料。

一、考研真题汇编及考研大纲

1. 安徽大学 837 数字电路与逻辑设计 2001-2010、2013、2015-2016 年、(回忆版)2021 年考研真题，其中 2001-2008 有答案。

说明：分析历年考研真题可以把握出题脉络，了解考题难度、风格，侧重点等，为考研复习指明方向。

2. 安徽大学 837 数字电路与逻辑设计考研大纲

①2025 年安徽大学 837 数字电路与逻辑设计考研大纲。

说明：考研大纲给出了考试范围及考试内容，是考研出题的重要依据，同时也是分清重难点进行针对性复习的推荐资料，本项为免费提供。

二、2026 年安徽大学 837 数字电路与逻辑设计考研资料**3. 《电子技术基础(数字部分)》考研相关资料****(1) 《电子技术基础(数字部分)》[笔记+课件+提纲]**

①2026 年安徽大学 837 数字电路与逻辑设计之《电子技术基础(数字部分)》考研复习笔记。

说明：本书重点复习笔记，条理清晰，重难点突出，提高复习效率，基础强化阶段必备资料。

②2026 年安徽大学 837 数字电路与逻辑设计之《电子技术基础(数字部分)》本科生课件。

说明：参考书配套授课 PPT 课件，条理清晰，内容详尽，非本校课件，版权归属制作教师，本项免费赠送。

③2026 年安徽大学 837 数字电路与逻辑设计之《电子技术基础(数字部分)》复习提纲。

说明：该科目复习重难点提纲，提炼出重难点，有的放矢，提高复习针对性。

4. 《数字电子技术基础》考研相关资料**(1) 《数字电子技术基础》[笔记+课件+提纲]**

①2026 年安徽大学 837 数字电路与逻辑设计之《数字电子技术基础》考研复习笔记。

说明：本书重点复习笔记，条理清晰，重难点突出，提高复习效率，基础强化阶段必备资料。

②2026 年安徽大学 837 数字电路与逻辑设计之《数字电子技术基础》本科生课件。

说明：参考书配套授课 PPT 课件，条理清晰，内容详尽，非本校课件，版权归属制作教师，本项免费赠送。

③2026 年安徽大学 837 数字电路与逻辑设计之《数字电子技术基础》复习提纲。

说明：该科目复习重难点提纲，提炼出重难点，有的放矢，提高复习针对性。

5. 安徽大学 837 数字电路与逻辑设计考研核心题库(含答案)

①2026 年安徽大学 837 数字电路与逻辑设计考研核心题库之简答题精编。

②2026 年安徽大学 837 数字电路与逻辑设计考研核心题库之分析计算题[精编]。

说明：本题库涵盖了该考研科目常考题型及重点题型，根据历年考研大纲要求，结合考研真题进行的分类汇编并给出了详细答案，针对性强，是考研复习推荐资料。

6. 安徽大学 837 数字电路与逻辑设计考研题库[仿真+强化+冲刺]

①2026 年安徽大学 837 数字电路与逻辑设计考研专业课五套仿真模拟题。

说明：严格按照本科目最新专业课真题题型和难度出题，共五套全仿真模拟试题含答案解析。

②2026 年安徽大学 837 数字电路与逻辑设计考研强化五套模拟题及详细答案解析。

说明：专业课强化检测使用。共五套强化模拟题，均含有详细答案解析，考研强化复习必备。

③2026 年安徽大学 837 数字电路与逻辑设计考研冲刺五套模拟题及详细答案解析。

说明：专业课冲刺检测使用。共五套冲刺预测试题，均有详细答案解析，最后冲刺必备资料。

三、资料全国统一零售价

本套考研资料包含以上部分(不含教材)，全国统一零售价：[¥]

四、2026 年研究生入学考试指定/推荐参考书目(资料不包括教材)

安徽大学 837 数字电路与逻辑设计考研初试参考书

康华光《电子技术基础·数字部分》；

阎石《数字电子技术基础》

五、本套考研资料适用学院

互联网学院

六、本专业一对一辅导(资料不包含，需另付费)

提供本专业高分学长一对一辅导及答疑服务，需另付费，具体辅导内容计划、课时、辅导方式、收费标准等详情请咨询机构或商家。

七、本专业报录数据分析报告(资料不包含，需另付费)

提供本专业近年报考录取数据及调剂分析报告，需另付费，报录数据包括：

①报录数据-本专业招生计划、院校分数线、录取情况分析 & 详细录取名单；

②调剂去向-报考本专业未被录取的考生调剂去向院校及详细名单。

版权声明

编写组依法对本书享有专有著作权，同时我们尊重知识产权，对本电子书部分内容参考和引用的市面上已出版或发行图书及来自互联网等资料的文字、图片、表格数据等资料，均要求注明作者和来源。但由于各种原因，如资料引用时未能联系上作者或者无法确认内容来源等，因而有部分未注明作者或来源，在此对原作者或权利人表示感谢。若使用过程中对本书有任何异议请直接联系我们，我们会在第一时间与您沟通处理。

因编撰此电子书属于首次，加之作者水平和时间所限，书中错漏之处在所难免，恳切希望广大考生读者批评指正。

目录

封面.....	1
目录.....	4
安徽大学 837 数字电路与逻辑设计历年真题汇编.....	8
安徽大学 837 数字电路与逻辑设计 2021 年考研真题（回忆版）.....	8
安徽大学 837 数字电路与逻辑设计 2016 年考研真题（暂无答案）.....	14
安徽大学 837 数字电路与逻辑设计 2015 年考研真题（暂无答案）.....	18
安徽大学 837 数字电路与逻辑设计 2013 年考研真题（暂无答案）.....	22
安徽大学 837 数字电路与逻辑设计 2010 年考研真题（暂无答案）.....	23
安徽大学 837 数字电路与逻辑设计 2009 年考研真题（暂无答案）.....	27
安徽大学 837 数字电路与逻辑设计 2008 年考研真题.....	31
安徽大学 837 数字电路与逻辑设计 2008 年考研真题参考答案.....	35
安徽大学 837 数字电路与逻辑设计 2007 年考研真题.....	41
安徽大学 837 数字电路与逻辑设计 2007 年考研真题参考答案.....	45
安徽大学 837 数字电路与逻辑设计 2006 年考研真题.....	52
安徽大学 837 数字电路与逻辑设计 2006 年考研真题参考答案.....	56
安徽大学 837 数字电路与逻辑设计 2005 年考研真题.....	64
安徽大学 837 数字电路与逻辑设计 2005 年考研真题参考答案.....	70
安徽大学 837 数字电路与逻辑设计 2004 年考研真题.....	78
安徽大学 837 数字电路与逻辑设计 2004 年考研真题参考答案.....	82
安徽大学 837 数字电路与逻辑设计 2003 年考研真题.....	90
安徽大学 837 数字电路与逻辑设计 2003 年考研真题参考答案.....	94
安徽大学 837 数字电路与逻辑设计 2002 年考研真题.....	102
安徽大学 837 数字电路与逻辑设计 2002 年考研真题参考答案.....	106
安徽大学 837 数字电路与逻辑设计 2001 年考研真题.....	117
安徽大学 837 数字电路与逻辑设计 2001 年考研真题参考答案.....	123
安徽大学 837 数字电路与逻辑设计考研大纲	130
2025 年安徽大学 837 数字电路与逻辑设计考研大纲.....	130
2026 年安徽大学 837 数字电路与逻辑设计考研核心笔记	131
《电子技术基础（数字部分）》考研核心笔记.....	131
第 1 章 数字逻辑概论	131
考研提纲及考试要求	131
考研核心笔记.....	131
第 2 章 逻辑代数与硬件描述语言基础	136
考研提纲及考试要求	136
考研核心笔记.....	136

第 3 章 逻辑门电路	145
考研提纲及考试要求	145
考研核心笔记	145
第 4 章 组合逻辑电路	167
考研提纲及考试要求	167
考研核心笔记	167
第 5 章 锁存器和触发器	190
考研提纲及考试要求	190
考研核心笔记	190
第 6 章 时序逻辑电路	195
考研提纲及考试要求	195
考研核心笔记	195
第 7 章 存储器、复杂可编程器件	197
考研提纲及考试要求	197
考研核心笔记	197
第 8 章 脉冲波形的变换与产生	208
考研提纲及考试要求	208
考研核心笔记	208
第 9 章 数模与模数转换电路	221
考研提纲及考试要求	221
考研核心笔记	221
《数字电子技术基础》考研核心笔记	234
第 1 章 数制和码制	234
考研提纲及考试要求	234
考研核心笔记	234
第 2 章 逻辑代数基础	239
考研提纲及考试要求	239
考研核心笔记	239
第 3 章 门电路	244
考研提纲及考试要求	244
考研核心笔记	244
第 4 章 组合逻辑电路	252
考研提纲及考试要求	252
考研核心笔记	252
第 5 章 触发器	262
考研提纲及考试要求	262
考研核心笔记	262
第 6 章 时序逻辑电路	270
考研提纲及考试要求	270

(2) 逻辑函数及其描述方法

主要内容: 逻辑表达式、逻辑图、真值表、卡诺图、标准表达式、最大、小项

三、逻辑门电路

内容提示: (1) MOS 逻辑门电路

主要内容: CMOS 反相器、CMOS 逻辑门电路

(2) TTL 逻辑门电路

主要内容: BJT 开关特性、TTL 反相器和逻辑门电路

四、组合逻辑电路

内容提示: (1) 组合逻辑电路分析和设计

主要内容: 组合逻辑电路的定义与特点、组合逻辑电路的分析方法、

(2) 典型组合逻辑集成电路

主要内容: 几种常用的组合逻辑模块: 编码器、译码器、加法器、数据选择器和数值比较器

五、锁存器和触发器

内容提示: (1) 双稳态存储单元电路

主要内容: 双稳态概念

(2) 锁存器

主要内容: SR 锁存器、D 锁存器

(3) 触发器的逻辑功能

主要内容: D 触发器、JK 触发器、T 触发器、SR 触发器、D 触发器功能的转换

六、时序逻辑电路

内容提示: (1) 时序逻辑电路基本概念

主要内容: 时序逻辑电路基本概念和同步时序时序逻辑电路分析

(2) 同步时序逻辑电路的分析

主要内容: 设计同步时序逻辑电路步骤

七、存储器

主要内容: ROM 的定义与基本结构

八、脉冲波形的变换与产生

主要内容: 施密特触发器、单稳态触发器和多谐振荡器的工作原理、主要参数的分析方法及应用; 555 定时器的工作原理及应用

九、数模与模数转换

主要内容: D/A 数模转换电路组成、工作原理、功能及主要参数; A/D 模数转换电路组成、工作原理、特点及应用

资料

270

274

274

274

277

277

277

280

280

280

284

284

284

290

290

290

293

293

382

445

445

《数字电子技术基础》考研复习提纲 446

2026 年安徽大学 837 数字电路与逻辑设计考研核心题库 449

数字电路与逻辑设计考研核心题库之简答题精编 449

数字电路与逻辑设计考研核心题库之分析计算题精编 567

2026 年安徽大学 837 数字电路与逻辑设计考研题库[仿真+强化+冲刺] 648

安徽大学 837 数字电路与逻辑设计考研仿真五套模拟题 648

2026 年数字电路与逻辑设计五套仿真模拟题及详细答案解析 (一) 648

2026 年数字电路与逻辑设计五套仿真模拟题及详细答案解析 (二) 661

2026 年数字电路与逻辑设计五套仿真模拟题及详细答案解析 (三) 675

2026 年数字电路与逻辑设计五套仿真模拟题及详细答案解析 (四) 691

2026 年数字电路与逻辑设计五套仿真模拟题及详细答案解析 (五) 700

安徽大学 837 数字电路与逻辑设计考研强化五套模拟题 713

2026 年数字电路与逻辑设计五套强化模拟题及详细答案解析 (一) 713

2026 年数字电路与逻辑设计五套强化模拟题及详细答案解析 (二) 724

2026 年数字电路与逻辑设计五套强化模拟题及详细答案解析 (三) 738