

【初试】2026 年 聊城大学 816 数字电子技术基础考研精品资料

说明：本套资料由高分研究生潜心整理编写，高清电子版支持打印，考研推荐资料。

一、聊城大学 816 数字电子技术基础考研真题汇编

1. 聊城大学 816 数字电子技术基础 2012-2018 考研真题，暂无答案。

说明：分析历年考研真题可以把握出题脉络，了解考题难度、风格，侧重点等，为考研复习指明方向。

二、2026 年聊城大学 816 数字电子技术基础考研资料

2. 《数字电子技术基础》考研相关资料

(1) 《数字电子技术基础》[笔记+课件+提纲]

①聊城大学 816 数字电子技术基础之《数字电子技术基础》考研复习笔记。

说明：本书重点复习笔记，条理清晰，重难点突出，提高复习效率，基础强化阶段推荐资料。

②聊城大学 816 数字电子技术基础之《数字电子技术基础》本科生课件。

说明：参考书配套授课 PPT 课件，条理清晰，内容详尽，版权归属制作教师，本项免费赠送。

③聊城大学 816 数字电子技术基础之《数字电子技术基础》复习提纲。

说明：该科目复习重难点提纲，提炼出重难点，有的放矢，提高复习针对性。

(2) 《数字电子技术基础》考研核心题库(含答案)

①聊城大学 816 数字电子技术基础考研核心题库之综合题精编。

说明：本题库涵盖了该考研科目常考题型及重点题型，根据历年考研大纲要求，结合考研真题进行的分类汇编并给出了详细答案，针对性强，是考研复习推荐资料。

(3) 《数字电子技术基础》考研模拟题[仿真+强化+冲刺]

①2026 年聊城大学 816 数字电子技术基础考研专业课五套仿真模拟题。

说明：严格按照本科目最新专业课真题题型和难度出题，共五套全仿真模拟试题含答案解析。

②2026 年聊城大学 816 数字电子技术基础考研强化五套模拟题及详细答案解析。

说明：专业课强化检测使用。共五套强化模拟题，均含有详细答案解析，考研强化复习推荐。

③2026 年聊城大学 816 数字电子技术基础考研冲刺五套模拟题及详细答案解析。

说明：专业课冲刺检测使用。共五套冲刺预测试题，均有详细答案解析，最后冲刺推荐资料。

三、电子版资料全国统一零售价

本套考研资料包含以上部分(不含教材)，全国统一零售价：[¥]

四、2026 年研究生入学考试指定/推荐参考书目(资料不包括教材)

《数字电子技术基础》(第五版)阎石主编，高等教育出版社 2006 年第五版

五、本套考研资料适用学院

物理科学与信息工程学院

六、本专业一对一辅导(资料不包含, 需另付费)

提供本专业高分学长一对一辅导及答疑服务, 需另付费, 具体辅导内容计划、课时、辅导方式、收费标准等详情请咨询机构或商家。

七、本专业报录数据分析报告(资料不包含, 需另付费)

提供本专业近年报考录取数据及调剂分析报告, 需另付费, 报录数据包括:

- ①报录数据-本专业招生计划、院校分数线、录取情况分析 & 详细录取名单;
- ②调剂去向-报考本专业未被录取的考生调剂去向院校及详细名单。

版权声明

编写组依法对本书享有专有著作权, 同时我们尊重知识产权, 对本电子书部分内容参考和引用的市面上已出版或发行图书及来自互联网等资料的文字、图片、表格数据等资料, 均要求注明作者和来源。但由于各种原因, 如资料引用时未能联系上作者或者无法确认内容来源等, 因而有部分未注明作者或来源, 在此对原作者或权利人表示感谢。若使用过程中对本书有任何异议请直接联系我们, 我们会在第一时间与您沟通处理。

因编撰此电子书属于首次, 加之作者水平和时间所限, 书中错漏之处在所难免, 恳切希望广大考生读者批评指正。

目录

封面.....	1
目录.....	4
聊城大学 816 数字电子技术基础历年真题汇编.....	6
聊城大学 816 数字电子技术基础 2012 年考研真题（暂无答案）.....	6
聊城大学 816 数字电子技术基础 2013 年考研真题（暂无答案）.....	9
聊城大学 816 数字电子技术基础 2014 年考研真题（暂无答案）.....	12
聊城大学 816 数字电子技术基础 2015 年考研真题（暂无答案）.....	15
聊城大学 816 数字电子技术基础 2016 年考研真题（暂无答案）.....	18
聊城大学 816 数字电子技术基础 2017 年考研真题（暂无答案）.....	21
聊城大学 816 数字电子技术基础 2018 年考研真题（暂无答案）.....	25
2026 年聊城大学 816 数字电子技术基础考研核心笔记.....	28
《数字电子技术基础》 考研核心笔记	28
第 1 章 数制和码制.....	28
考研提纲及考试要求.....	28
考研核心笔记.....	28
第 2 章 逻辑代数基础.....	33
考研提纲及考试要求.....	33
考研核心笔记.....	33
第 3 章 门电路.....	38
考研提纲及考试要求.....	38
考研核心笔记.....	38
第 4 章 组合逻辑电路.....	46
考研提纲及考试要求.....	46
考研核心笔记.....	46
第 5 章 触发器.....	56
考研提纲及考试要求.....	56
考研核心笔记.....	56
第 6 章 时序逻辑电路.....	64
考研提纲及考试要求.....	64
考研核心笔记.....	64
第 7 章 半导体存储器.....	68
考研提纲及考试要求.....	68
考研核心笔记.....	68
第 8 章 可编程逻辑器件.....	71
考研提纲及考试要求.....	71
考研核心笔记.....	71

第 9 章 硬件描述语言简介	74
考研提纲及考试要求	74
考研核心笔记.....	74
第 10 章 脉冲波形的产生和整形	78
考研提纲及考试要求	78
考研核心笔记.....	78
第 11 章 数-模和模-数转换.....	84
考研提纲及考试要求	84
考研核心笔记.....	84
2026 年聊城大学 816 数字电子技术基础考研辅导课件.....	87
《数字电子技术基础》考研辅导课件	87
2026 年聊城大学 816 数字电子技术基础考研复习提纲.....	150
《数字电子技术基础》考研复习提纲	150
2026 年聊城大学 816 数字电子技术基础考研核心题库.....	153
《数字电子技术基础》考研核心题库之综合题精编.....	153
2026 年聊城大学 816 数字电子技术基础考研题库[仿真+强化+冲刺].....	189
聊城大学 816 数字电子技术基础考研仿真五套模拟题.....	189
2026 年数字电子技术基础五套仿真模拟题及详细答案解析（一）	189
2026 年数字电子技术基础五套仿真模拟题及详细答案解析（二）	196
2026 年数字电子技术基础五套仿真模拟题及详细答案解析（三）	203
2026 年数字电子技术基础五套仿真模拟题及详细答案解析（四）	208
2026 年数字电子技术基础五套仿真模拟题及详细答案解析（五）	215
聊城大学 816 数字电子技术基础考研强化五套模拟题.....	222
2026 年数字电子技术基础五套强化模拟题及详细答案解析（一）	222
2026 年数字电子技术基础五套强化模拟题及详细答案解析（二）	231
2026 年数字电子技术基础五套强化模拟题及详细答案解析（三）	237
2026 年数字电子技术基础五套强化模拟题及详细答案解析（四）	245
2026 年数字电子技术基础五套强化模拟题及详细答案解析（五）	251
聊城大学 816 数字电子技术基础考研冲刺五套模拟题.....	257
2026 年数字电子技术基础五套冲刺模拟题及详细答案解析（一）	257
2026 年数字电子技术基础五套冲刺模拟题及详细答案解析（二）	265
2026 年数字电子技术基础五套冲刺模拟题及详细答案解析（三）	273
2026 年数字电子技术基础五套冲刺模拟题及详细答案解析（四）	278
2026 年数字电子技术基础五套冲刺模拟题及详细答案解析（五）	285

聊城大学 816 数字电子技术基础历年真题汇编

聊城大学 816 数字电子技术基础 2012 年考研真题（暂无答案）

聊城大学 2012 年硕士研究生入学考试初试试题

考试科目	[815]数字电子技术基础	B 卷
适用专业	通信与信息系统 信号与信息处理 电子与通信工程	

注意事项：1、本试题共十道大题（共 10 个小题），满分 150 分。
 2、本卷为试题，答题另有答题纸。答案一律写在答题纸上，写在该试题纸上或草稿纸上无效。
 3、答题必须用蓝、黑钢笔或圆珠笔书写，其它均无效。
 4、特殊要求携带的用具请注明，没有特殊要求填“无”。 无

一、填空题（每空 2 分，共 20 分）：

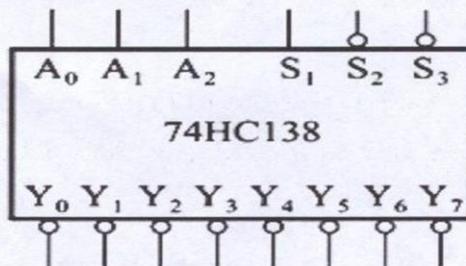
- $(957)_{10} = (\quad)_{8421BCD}$; $(111000)_2 = (\quad)_{10}$
- n 变量逻辑函数的最小项有 () 个，最大项有 () 个，全体最小项之和为 ()。
- 已知 TTL 门电路的 $R_{ON}=2K\Omega$, $R_{OFF}=0.7K\Omega$, 则输入端通过 $R_i=10K\Omega$ 的电阻接地时相当于接 () 电平。
- 1024×8 位的 RAM 其地址线有 () 根，其输入输出线有 () 根。接成 1024×8 位的 RAM 需要用 () 片 256×8 位的 RAM。
- A/D 转换器的需要经过取样、保持、量化、() 4 个过程。

二、（10 分）已知 $Y(A, B, C)=AB+C$, 写出 Y 的反函数、对偶式、最小项之和表达式。

三、（每小题 5 分，共 10 分）：把下列逻辑函数化简成最简与或表达式，再转化成最简与非与非表达式。

- $Y(A, B, C, D)=AB'C'+A'B'+A'D+C+BD$
- $Y(A, B, C, D)=\sum m(1, 7, 8) + \sum d(3, 5, 9, 10, 12, 14, 15)$

四、（20 分）设计一个全减器，输入为被减数 A , 减数 B , 来自低位的借位 C_i , 输出为本位差 S , 向高位的借位 C_o , 请（1）列出真值表，（2）写出输出函数的表达式，（3）用 3 线—8 线译码器 74HC138（图 1）和与非门实现。



(图 1)