

考研新版
全国881所研招院校

硕士研究生入学招生考试 考研专业课精品资料

2026 年重庆邮电大学考研精品资料
《808 数字电路与逻辑设计》

策划：考研辅导资料编写组

真题汇编 明确考点
考研笔记 梳理重点
核心题库 强化训练
模拟试题 查漏补缺

高分学长学姐推荐



【初试】2026 年 重庆邮电大学 808 数字电路与逻辑设计考研精品资料

说明：本套资料由高分研究生潜心整理编写，高清电子版支持打印，考研推荐资料。

一、考研真题汇编及考研大纲**1. 重庆邮电大学 808 数字电路与逻辑设计 2007-2008、2017-2023 年考研真题，暂无答案。**

说明：分析历年考研真题可以把握出题脉络，了解考题难度、风格，侧重点等，为考研复习指明方向。

2. 重庆邮电大学 808 数字电路与逻辑设计考研大纲**①2025 年重庆邮电大学 808 数字电路与逻辑设计考研大纲。**

说明：考研大纲给出了考试范围及考试内容，是考研出题的重要依据，同时也是分清重难点进行针对性复习的推荐资料，本项为免费提供。

二、2026 年重庆邮电大学 808 数字电路与逻辑设计考研资料**3. 《数字电路与逻辑设计》考研相关资料****(1) 《数字电路与逻辑设计》[笔记+提纲]****①重庆邮电大学 808 数字电路与逻辑设计之《数字电路与逻辑设计》考研复习笔记。**

说明：本书重点复习笔记，条理清晰，重难点突出，提高复习效率，基础强化阶段必备资料。

②重庆邮电大学 808 数字电路与逻辑设计之《数字电路与逻辑设计》考研复习提纲。

说明：该科目复习重难点提纲，提炼出重难点，有的放矢，提高复习针对性。

(2) 《数字电路与逻辑设计》考研核心题库(含答案)**①重庆邮电大学 808 数字电路与逻辑设计考研核心题库精编。**

说明：本题库涵盖了该考研科目常考题型及重点题型，根据历年考研大纲要求，结合考研真题进行的分类汇编并给出了详细答案，针对性强，是考研复习推荐资料。

(3) 《数字电路与逻辑设计》考研题库[仿真+强化+冲刺]**①2026 年重庆邮电大学 808 数字电路与逻辑设计考研专业课五套仿真模拟题。**

说明：严格按照本科目最新专业课真题题型和难度出题，共五套全仿真模拟试题含答案解析。

②2026 年重庆邮电大学 808 数字电路与逻辑设计考研强化五套模拟题及详细答案解析。

说明：专业课强化检测使用。共五套强化模拟题，均含有详细答案解析，考研强化复习推荐。

③2026 年重庆邮电大学 808 数字电路与逻辑设计考研冲刺五套模拟题及详细答案解析。

说明：专业课冲刺检测使用。共五套冲刺预测试题，均有详细答案解析，最后冲刺推荐资料。

三、电子版资料全国统一零售价

本套考研资料包含以上一、二部分(不含教材)，全国统一零售价：[¥]

四、2026 年研究生入学考试指定/推荐参考书目(资料不包括教材)

重庆邮电大学 808 数字电路与逻辑设计考研初试参考书

《数字电路与逻辑设计(第 2 版)》，邹虹等编，人民邮电出版社，2017。

五、本套考研资料适用学院

光电工程学院

六、本专业一对一辅导(资料不包含, 需另付费)

提供本专业高分学长一对一辅导及答疑服务, 需另付费, 具体辅导内容计划、课时、辅导方式、收费标准等详情请咨询机构或商家。

七、本专业报录数据分析报告(资料不包含, 需另付费)

提供本专业近年报考录取数据及调剂分析报告, 需另付费, 报录数据包括:

- ①报录数据-本专业招生计划、院校分数线、录取情况分析 & 详细录取名单;
- ②调剂去向-报考本专业未被录取的考生调剂去向院校及详细名单。

版权声明

编写组依法对本书享有专有著作权，同时我们尊重知识产权，对本电子书部分内容参考和引用的市面上已出版或发行图书及来自互联网等资料的文字、图片、表格数据等资料，均要求注明作者和来源。但由于各种原因，如资料引用时未能联系上作者或者无法确认内容来源等，因而有部分未注明作者或来源，在此对原作者或权利人表示感谢。若使用过程中对本书有任何异议请直接联系我们，我们会在第一时间与您沟通处理。

因编撰此电子书属于首次，加之作者水平和时间所限，书中错漏之处在所难免，恳切希望广大考生读者批评指正。

目录

封面.....	1
目录.....	5
重庆邮电大学 808 数字电路与逻辑设计历年真题汇编.....	7
重庆邮电大学 808 数字电路与逻辑设计 2023 年考研真题（暂无答案）	7
重庆邮电大学 808 数字电路与逻辑设计 2022 年考研真题（暂无答案）	13
重庆邮电大学 808 数字电路与逻辑设计 2021 年考研真题（暂无答案）	18
重庆邮电大学 808 数字电路与逻辑设计 2020 年考研真题（暂无答案）	23
重庆邮电大学 808 数字电路与逻辑设计 2019 年考研真题（暂无答案）	32
重庆邮电大学 808 数字电路与逻辑设计 2018 年考研真题（暂无答案）	38
重庆邮电大学 808 数字电路与逻辑设计 2017 年考研真题（暂无答案）	44
重庆邮电大学 808 数字电路与逻辑设计 2008 年考研真题（暂无答案）	48
重庆邮电大学 808 数字电路与逻辑设计 2007 年考研真题（暂无答案）	52
重庆邮电大学 808 数字电路与逻辑设计考研大纲.....	58
2025 年重庆邮电大学 808 数字电路与逻辑设计考研大纲.....	58
2026 年重庆邮电大学 808 数字电路与逻辑设计考研核心笔记.....	59
《数字电路与逻辑设计》考研核心笔记.....	59
第 1 章 数字逻辑基础	59
考研提纲及考试要求	59
考研核心笔记.....	59
第 2 章 逻辑门电路	73
考研提纲及考试要求	73
考研核心笔记.....	73
第 3 章 组合逻辑电路	88
考研提纲及考试要求	88
考研核心笔记.....	88
第 4 章 集成触发器	107
考研提纲及考试要求	107
考研核心笔记.....	107
第 5 章 时序逻辑电路	121
考研提纲及考试要求	121
考研核心笔记.....	121
第 6 章 半导体存储器和可编程逻辑器件	139
考研提纲及考试要求	139
考研核心笔记.....	139
第 7 章 D / A 和 A / D 转换	144